

**MODELO DE PLANO DE ENSINO  
FICHA Nº 2 (variável)**

Disciplina: Laboratório de Engenharia Elétrica III		Código: TE052
Natureza: ( X ) obrigatória ( ) optativa	Semestral ( X ) Anual ( ) Modular ( )	
Pré-requisito:	Co-requisito:	
Modalidade: ( X ) Presencial ( ) EaD ( ) 20% EaD		
C.H. Semestral Total: 30h C.H. Anual Total: C.H. Modular Total:  PD: 00 LB: 30 CP: 00 ES: 00 OR: 00 C.H. Semanal: 2h		
<b>EMENTA (Unidades Didáticas)</b>		
Atividades de laboratório relacionadas ao conhecimento de Engenharia Elétrica adquiridos pelo aluno nas disciplinas: Circuitos Elétricos III e Eletrônica Digital I.		
<b>PROGRAMA (itens de cada unidade didática)</b>		
1) Inversor lógico CMOS 2) Transistores MOS 3) Circuitos de amostragem e retenção 4) Espelhos de corrente 5) Amplificadores diferenciais 6) Comparadores 7) Portas lógicas CMOS 8) <i>Flip-flops</i> CMOS 9) Conversor analógico-digital		
<b>OBJETIVO GERAL</b>		
O aluno deverá ser capaz de analisar e projetar circuitos eletrônicos fundamentais.		
<b>OBJETIVO ESPECÍFICO</b>		
Familiarizar o aluno com ferramentas de projeto e simulação de circuitos eletrônicos.		
<b>PROCEDIMENTOS DIDÁTICOS</b>		
Breves exposições teóricas utilizando projetor multimídia e quadro. Aulas práticas de projeto e simulação de circuitos eletrônicos analógicos e digitais no laboratório de computadores.		

# PLANO DE ENSINO

FICHA Nº 2 (variável)

## FORMAS DE AVALIAÇÃO

O projeto deverá ser realizado em equipes independentes de até 2 pessoas. A avaliação será feita por meio de 7 relatórios referentes às etapas do projeto e pelo teste do circuito final. A média final será a média aritmética das 8 notas obtidas. Caso, o professor observe relatórios ou porções de relatórios de diferentes equipes com graus de semelhança muito altos, ou alguma outra tentativa de fraude, será atribuída nota zero ao aluno na disciplina.

## BIBLIOGRAFIA BÁSICA

"Microeletrônica", A.S. Sedra e K.C. Smith, 5ª ed. Pearson / Prentice Hall, 2007.

"Fundamentos de microeletrônica", B. Razavi, LTC, 2010.

"Dispositivos Eletrônicos e Teoria de Circuitos", R. L. Boylestad e L. Nashelsky, 8ª ed., Pearson, 2004.

**Professor da Disciplina:** Bernardo Leite

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada